

## APANESE PATENT OFFICE

### PATENT ABSTRACTS OF JAPAN

(11) Publication number:

04086177 A

(43) Date of publication of application: 18.03.92

(51) Int. CI

H04N 5/91 G11B 20/12 H04N 7/167

(21) Application number: 02201941

(22) Date of filing: 30.07.90

(71) Applicant:

SONY CORP

(72) Inventor:

TAJIRI TAKASHI **FUKUSHIMA SHINYA** 

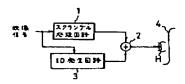
(54) RECORDING AND REPRODUCING DEVICE, RECORDER, AND REPRODUCING DEVICE

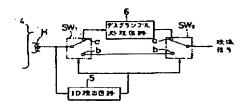
### (57) Abstract:

PURPOSE: To limit the compatibility even between devices of the same type by recording a scrambled video signal and a recognition code and descrambling the reproduced video signal only at the time of coincidence between the reproduced recognition code and a peculiar recognition code.

CONSTITUTION: The video signal is scrambled by a scramble processing circuit 1, and the peculiar recognition code of an ID detecting circuit 3 is added to this scrambled video signal, and this video signal is recorded on a tape 4. The reproduced output of a head H is inputted to an ID detecting circuit 5, and this circuit 5 discriminates whether the reproduced recognition code coincides with the peculiar recognition code or not, and the video signal is sent to the succeeding circuit without passing a descramble processing circuit 6 when the reproduced recognition code and the peculiar recognition code do not coincide with each other; but otherwise, the video signal is descrambled by the descramble processing circuit 6 and is sent to the succeeding circuit.

COPYRIGHT: (C)1992,JPO&Japio









### ⑫ 公 開 特 許 公 報 (A) 平4-86177

Int. Cl. 5

識別記号

庁内整理番号

❸公開 平成 4年(1992) 3月18日

H 04 N 5/91 G 11 B 20/12 H 04 N 7/167

103

7205-5C

9074-5D 8943-5C

未請求 請求項の数 3 (全8頁) 審査請求

60発明の名称

記録再生装置、記録装置及び再生装置

Z

②特 願 平2-201941

願 平2(1990)7月30日 223出

@発 明 者 田 尻 隆

東京都品川区北品川6丁目7番35号 ソニー株式会社内

⑫発 明 者 福 息

頂 也

東京都品川区北品川6丁目7番35号 ソニー株式会社内 東京都品川区北品川6丁目7番35号

创出 顧 人 理

**倒代** 

ソニー株式会社

弁理士 志賀 富士弥

外1名

1. 発明の名称

記録再生装置、記録装置及び再生装置

2. 特許請求の範囲

(1)映像信号をスクランブル処理するスクラン ブル処理回路と、固有の認識コードを発生するⅠ Dコード発生回路とを有し、前記スクランブル処 理回路でスクランブル処理された映像信号と前記 IDコード発生回路の認識コードとを記録媒体に 記録し、再生映像信号をデスクランブル処理する デスクランブル処理回路と、再生認識コードと固 有の認識コードとが一致するか否かを検出する! D検出回路とを有し、このID検出回路が再生認 識コードと固有の認識コードが一致すると 判別し たときにのみ前紀デスクランブル処理回路で再生 映像信号をデスクランブル処理して映像信号を再 生することを特徴とする記録再生装置。

(2)映像信号をスクランブル処理するスクラン ブル処理回路と、固有の認識コードを発生するI Dコード発生回路とを有し、前記スクランブル処

理回路でスクランブル処理された映像信号と前記 IDコード発生回路の認識コードとを記録媒体に 記録することを特徴とする記録装置。

(3) 再生映像信号をデスクランブル処理するデ スクランブル処理回路と、再生認識コードと固有 の認識コードとが一致するか否かを検出するID 検出回路とを有し、このID検出回路が再生認識 コードと固有の認識コードが一致すると判別した ときにのみ前記デスクランブル処理回路で再生映 像信号をデスクランブル処理して映像信号を再生 することを特徴とする再生装置。

3. 発明の詳細な説明

[産業上の利用分野]

本発明はスクランブル機能を備えた記録再生装 置等に関する.

「発明の概要」

本発明はスクランブル処理された映像信号と認 識コードとを記録し、再生された認識コードが固 有の認識コードと一致するときにのみ再生映像信 号をデスクランブルを により、

同一機種の間でさえも互換性を限定できるもの である。

#### [従来の技術]

記録再生装置であるVTR(ビデオテープレコーダ)には通常の装置では再生できないよう記録処理するスクランプル機能を備えたものがある。従来のスクランブル機能は記録系回路にエンコーダを設け、このエンコーダにて映像信号に通常とは異なる特別の信号処理を施して記録する。 そして、再生系回路に特別のデコーダを有する装置でなければ再生することができないように構成されている。

## [発明が解決しようとする課題]

しかしながら、上記の構成においては、同一機 種には同じエンコーダ及びデコーダが搭載される ため異種機種の間ではスクランブルがかかるが同

再生映像信号をデスクランブル処理して映像信号 を再生するものである。

第2の発明の記録装置は、映像信号をスクランブル処理するスクランブル処理回路と、固有の認識コードを発生するIDコード発生回路とを有し、前記スクランブル処理回路でスクランブル処理された映像信号と前記IDコード発生回路の認識コードとを記録媒体に記録するものである。

第3の発明の再生装置は、再生映像信号をデスクランブル処理するデスクランブル処理回路と、再生認識コードと固有の認識コードとが一致するか否かを検出するID検出回路とを有し、このID検出回路が再生認識コードと固有の認識コードが一致すると判別したときにのみ前記デスクランブル処理回路で再生映像信号をデスクランブル処理して映像信号を再生するものである。

## [作用]

11 見談問門 安朗

スクランブル処理された映像信号と固有の認識 コードを記録し、再生認識コードが固有の認識コ 一機種の間ではスクランブルがかからないという 欠点があった。同一機種の間では常に互換性があ ると、秘密保持上不都合が生じることもある。

そこで、本発明は同一機種の間でさえも互換性 を限定できる記録再生装置等を提供することを課 題とする。

## [課題を解決するための手段]

上記課題を達成するための第1の発明の記録再生装置は、映像信号をスクランブル処理するスクランブル処理するスタウランブル処理回路と、固有の認識コードを発生可路とを有し、前記スクランブル処理回路でスクランブル処理コードとを記録コードとを記録コードとが一致するかをといます。この1D検出回路とを有し、この1D検出回路とを有し、この1D検出回路とを有し、この1D検出の手と固有の認識コードが一致すると問生認識コードと固有の認識コードが一致理回路とと認識コードが一致理回路で

ードと一致しなければ再生されないためたとえ同 一機種間でも互換性を限定できる。

## [実施例]

以下、本発明の実施例を説明する。

第1図及び第2図には本発明の第1実施例が示されている。

第1図には記録時の回路ブロック図が示されている。第1図において、スクランブル処理回路1は映像信号を一定の約束に従ってエンコードして加算器2に出力する。ID発生回路3は垂直同期信号が入力される毎に固有の認識コードを加算器2に出力する。加算器2は映像信号と認識コードを加算し、この加算された信号がヘッドHに導かれる。このヘッドHがテーブ4上を走査して信号が記録され、認識コードは例えばVITCデータエリアに記録される。

第2図には再生時の回路ブロック図が示されている。第2図において、ヘッドHの再生出力は第1スイッチSW,とID検出回路5に導かれてい

る。デスクランブル回路6は誤 信号を一定の約 束に従ってデコードするもので、このデスクラン ブル回路 6 の入力側に前記第1スイッチSW」が、 その出力側に第2スイッチSW₂が設けられてい る。第1スイッチSW」と第2スイッチSW,はへ ッドHの再生出力をデスクランブル処理回路6を 通して後方に導くか(a端子位置)、デスクランプ ル処理回路 6 を介することなく後方に導くか (b 端子位置)を選択するもので、この第1スイッチ SW1と第2スイッチSW2はID検出回路5の切 換信号で切換えられる。ID検出回路5は再生の 認識コードを抜出し、この再生認識コードが固有 の認識コードに一致するか否かを判別する。固有 の認識コードは予め設定され、当該装置固有の又 は一定の関連ある装置共通のコードであり、双方 のコードが一致する場合には第1スイッチSW, 及び第2スイッチSWzがa端子位置に位置する べく、一致しない場合にはb端子位置に位置する べく切換信号を出力する。

以下、上記構成の作用について説明する。

機種で記録されたテープ4や同一機種であっても 固有の認識コードが異なる装置で記録されたテー ブ4は再生不可能であり、同一機種で且つ固有の 認識コードが同じ装置で記録されたテープ4のみ が再生可能である。即ち、同一機種の場合には同 一の認識コードを有する装置のみ互換性が保持さ れる。

第3図乃至第7図(c)には本発明の第2実施 例が示されている。

第3図には記録時の回路プロック図が示されている。第3図において、ドラム11の180°対向位置にヘッドHѧ、Hѧが固定され、この各ヘッドHѧ、Hѧは互いに異なるアジマス角を有し、一方のヘッドHѧはAアジマス角で他方のヘッドH。はBアジマス角に構成されている。この二つのヘッドHѧ、Hѧが交互にテープ4上を走査してアジマス記録するよう構成されている。スイッチングパルスはドラム11の回転位置に基づいてHレベルとLレベルを切換える。即ち、一方のヘッドHѧがテープ走査中にはHレベルで他方のヘッドHѧ

第1図において、映像信号はスクランブル処理 回路1にてスクランブル処理され、このスクラン ブル処理された映像信号にID検出回路3の固有 の認識コードが付加されてテーブ4に記録される。 従って、このテープ4を異種機種で再生しようと しても映像信号にスクランブルがかかっているた め再生不可能である。又、上記テープ4を同一機 種で、且つ、異なる認識コードの装置で再生しよ うとしても下記の如く再生不可能であり、互換性 がない。

第2図において、ヘッドHの再生出力はID検出回路5に入力され、再生認識コードと固有の認識コードが一致しないときにはデスクランブル処理回路6を通らずに後方の回路に送られ、再生認識コードと固有の認識コードが一致するときにはデスクランブル処理回路6にてデスクランブル処理されて後方の回路に送られる。従って、スクランブルをかけずに異種機種で記録されたテーブ4はデスクランブル処理回路6を通らないため再生可能である。しかし、スクランプルをかけて異種

がテープ走査中にはLレベルであり、このスイッ チングパルスはマイコン13に導かれている。マ イコン13はスイッチングパルスに基づいて「0 0」~「11」の2ピットの信号をパイロット信 号発生器14に出力する。スクランプルモード信 号が入力されないノーマルモードのときにはスイ ッチングパルスが H レベルのとき「OOI又は 「10」の信号を出力し、レベルが切換わる毎に 「00」→「01」→「10」→「11」の頃で 出力を切換え、これを繰返す。又、スクランブルモ ードのときにはスイッチングパルスがHレベルの とき「01」又は「11」の信号を出力し、レベ ルが切換わる毎に上記の顧で出力を繰返す。スク ランプルモードはスクランブルモード選択ボタン (図示せず)によって選択可能に構成されている。 パイロット信号発生器14は入力信号に基づいて パイロット信号を出力し、入力信号が「00」の ときf<sub>1</sub>,「01」のときf<sub>2</sub>,「10」のときf<sub>3</sub>, 「11」のとき f ₄のパイロット信号を出力する。 従って、ヘッドHa、Haと記録されるパイロット

信号とは第5図に示すような関係になる。各パイ ロット信号はアジマスロスのない100~170 KHzの低周波であり、このパイロット信号はロ ーパスフィルタ (LPF) 15を介して加算器 l 6に導かれている。マイコン13,パイロット信 号発生器14及びローパスフィルタ15はスクラ ンプルモードが選択されるか否かによって記録ア ジマス状態とパイロット信号の関係を可変するも ので、スクランブル処理回路Aとして構成されて いる。ID発生回路17はスクランブルモード信 号が入力されると、映像信号中の垂直同期信号を 検出する毎に固有の認識コードを加算器 1.6 に出 力する。加算器16には映像信号及び音声信号が 夢かれ、ここでこれらの信号にパイロット信号及 び固有の認識コードが加算される。この加算器 1 6の出力は切換スイッチSWを介して選択的に各 ヘッドHa、Haに導かれる。切換スイッチSWに はスイッチングパルスが導かれ、このスイッチン グパルスに基づいて、テープ走査中のヘッド H x, H。側に切換えられる。

一方のヘッドHxがテープ走査中にはHレベル、 他方のヘッドHIがテープ走査中にはLレベルで あり、このスイッチングパルスがマイコン23に 進かれている。ID検出回路26にはヘッドHa. H。の再生出力が入力され、再生認識コードと固 有の認識コードが一致するか否かを検出し、この 検出信号をマイコン23に送る。マイコン23は スイッチングパルスに基づいて「00」~「11」の 2ピットの信号をパイロット信号発生器 2 4 に出 力する。スクランブルモード信号が入力されない ノーマルモードのときにはスイッチングパルスが Hレベルのとき「00」又は「10」の信号を出 カし、レベルが切換わる毎に「00」→「01」 → 「10」→ 「11」の順で出力を切換えこれを 繰返す。又、スクランブルモードで且つID検出 回路26によりコード一致を示す検出信号が入力 されたときにはスイッチングパルスがHレベルの とき「01」又は「11」の信号を出力し、レベ ルが切換わる毎に上記の頤で出力を繰返す。しか し、スクランブルモードで且つID検出回路26

第4図には再生時の回路プロック図が示されて いる。第4図において、二つのヘッドH\*. H\*の 出力は切換スイッチSWiを介して選択的に平衡 変調回路18及び信号処理回路に導かれる。信号 処理回路は映像信号及び音声信号に所定の処理を 施す。平衡変調回路18にはfi~fiの基準パイ ロット信号が入力され、再生パイロット信号と基 **準パイロット信号を平衡変調する。この出力は l** 6 K H z バンドパスフィルタ 1 9 a と 4 6 K H z バンドパスフィルタ19bにそれぞれ送られ、双 方のバンドパスフィルタ19a.19bの出力が オペアンプ20に入力される。オペアンプ20の 出力は位相エラーデータとして加算器21に送ら れ、ここでスピードエラー信号と加算されてドラ イプ回路22に送られる。ドライブ回路22はこ のエラー信号に基づいてドライブ信号をキャプス タンモータ (図示せず。) に出力してヘッドH A. H。がオートトラッキング制御される。一方、ス イッチングパルスは前記と同様にドラム11の回 妘位置に基づいてHレベルとLレベルを切換え、

よりコード不一致を示す検出信号が入力されたときにはノーマルモードと同様の信号を出力する。スクランブルモードはスクランブルモードはスクランブルモードはスクランブルモードはスクランブルモードはスクランブルモードはスクランブルモードはスクランブルモート信号を出力し、入力信号が「0」のときf1、「1」のときf2、「10」のときf3、「11」のときf4の基準パイロット信号を出力する。この基準パイロット信号を出力する。この基準パイロット信号にパスフィルタ25を介している。マイコン23、パイロット信号にパスフィルタ25を介している。マイコン23、パイロットに出る。マイコン23、パイロット信号でパスフィルタ25はスクランブルを可変けるものでデスクランブル処理回路Bとして構成されている。

以下、上記構成の作用について説明する。

第3図において、ノーマルモードを選択して記録すると、パイロット信号発生器24がスイッチングパルスのHレベルでf:(又はf:のパイロット信号)を、Lレベルでf:(又はf:)のパイロ

ット信号をそれぞれ出力するため、第6図(a)に示すようにAアジマスでfi又はfiのパイロット信号が、Bアジマスでfi又はfiのパイロット信号が記録される。そして、このノーマルモードで記録されたテープ4をノーマルモードで再生すると、第7図(a)に示すように再生パイロット信号がfi又はfiであるトラックを他方のヘッドHiが、fi又はfiであるトラックを他方のヘッドHiが走査するためトラックとヘッドHi、Hi が同一アジマスとなって映像信号及び音声信号が再生される。

また、第4図において、スクランブルモードを選択して記録すると、パイロット信号発生器 24がスイッチングパルスのHレベルでf²(又はf²)のパイロット信号をそれぞれ出力するため、第6図(b)に示すようにAアジマスでf²又はf²のパイロット信号が、Bアジマスでf²又はf²のパイロット信号が記録されると共に固有の認識コードが記録される。そして、このスクランブルモー

するためトラックとヘッドH. . H . とが同一アジマスとなって再生される。従って、同一機種であっても固有の認識コードが異なる装置で記録されたテープ4は再生不可能であり、同一機種で且つ固有の認識コードが同じ装置で記録されたテープ4のみ再生可能である。即ち、同一機種の場合にはスクランブルモードを選択したとき同一の認識コードを有する装置のみ互換性が保持される。

尚、この第2実施例では位相サーボ信号としてトラッキング用パイロット信号を用いたがHレベルとLレベルからなるCTL信号を用いてもよい。 又、第2実施例ではスクランブル選択ボタンを設けてスクランブルモードで再生するか否か選択するよう構成したが、判別回路を設けて自動判別できるよう構成してもよい。

## [発明の効果]

以上述べたように第1の発明によれば、映像信号をスクランブル処理するスクランブル処理するスクランブル処理回路 と、固有の認識コードを発生する I D コード発生

ドで記録されたテープ4をノーマルモードで再生 すると、第7図(b)に示すように再生パイロッ ト信号がf」又はfgであるトラックを一方のヘッ ドH<sub>A</sub>が、f<sub>2</sub>又はf<sub>4</sub>であるトラックを他方のへ ッドH。が走査するためトラックとヘッドH。、H。 が逆アジマスとなって映像信号及び音声信号が再 生されない。従って、スクランブルモードで記録 されたテープ4は異種機種では再生不能である。 スクランブルモードで記録されたテープ4をスク ランプルモードで再生すると、再生認識コードと 固有の認識コードが一致しないときには前記と同 様に第7図(b)に示す如く再生パイロット信号が fi又はfiであるトラックを一方のヘッドHaが、 f2又はf4であるトラックを他方のヘッドH3が 走査するためトラックとヘッドHA、Haとが逆ア ジマスとなって再生不能である。一方、再生認識 コードと固有の認識コードが一致するときには第 7図(c)に示すように再生パイロット信号がf, 又はfoであるトラックを一方のヘッドHaが、fo 又はfgであるトラックを他方のヘッドHgが走査

第2の発明によれば、映像信号をスクランブル処理するスクランブル処理回路と、固有の認識コードを発生するIDコード発生回路とを有し、前記スクランブル処理回路でスクランブル処理された映像信号と前記IDコード発生回路の認識コードとを記録媒体に記録するよう記録装置を構成したので、同一機種の間でも固有の認識コードが同

じある再生装置のみに互換性を限定できるという 記録装置を提供できるという効果を奏する。

第3の発明によれば、再生映像信号をデスクランブル処理するデスクランブル処理回路と、再生認識コードとは一致する I D 検出回路とを有し、この I D 検出回路が再生認識コードと固有の認識コードがプロ と 関連回路で再生映像信号をデスクラングルル して 映像信号を再生するよう再生装置 マードが プロ ので、同一機種の間でも固有の認識コードがでで、同一機種の間でも固定であるに互換性を限定できる再生装置のみに互換性を限定できるという効果を奏する。

## 4. 図面の簡単な説明

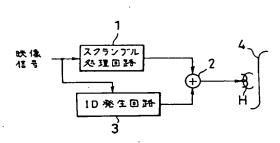
第1図及び第2図は本発明の第1の実施例を示し、第1図は記録時の回路ブロック図、第2図は再生時の回路ブロック図であり、第3図乃至第7図(c)は本発明の第2実施例を示し、第3図は記録時の回路ブロック図、第4図は再生時の回路ブロック図、第5図はタイムチャート図、第6図

(a) はノーマルモードの記録フォーマット図、 第6図(b) はスクランブルモードの記録フォーマット図、第7図(a) は再生時におけるノーマルモードのヘッド走査状態図、第7図(b) は再生時におけるノーマルモードのヘッド走査状態図、第7図(c) は再生時におけるスクランブルモードのヘッド走査状態図である。

1、A…スクランブル処理回路、3…ID発生
回路、5…ID検出回路、6、B…デスクランブル処理回路。

代理人 志賀富士弥





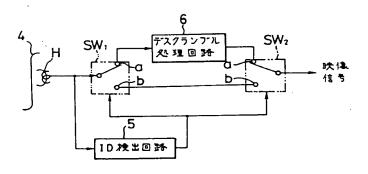
記録時の回路プロック図

# 第1 図

1.A--- スクランブル処理回路

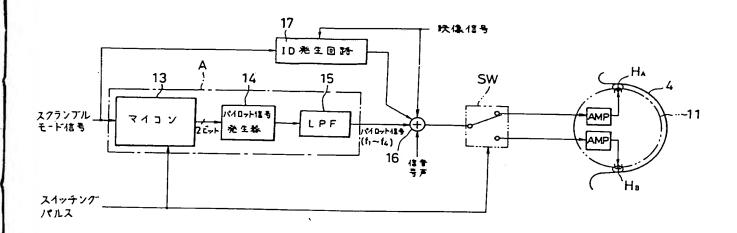
5----ID 検出回路

6. B--- デスクランブル処理回路

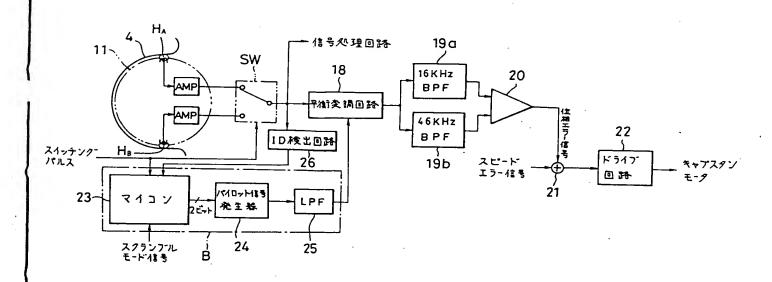


再生時の回路ブロック図

第2网

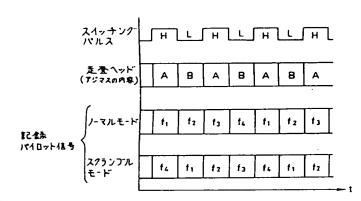


記録時の回路ブロック図 第3図



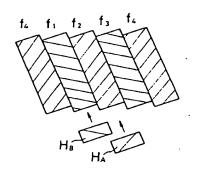
再生時の回路ブロック図 第4図

A CONTRACTOR OF THE PARTY OF TH

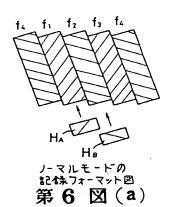


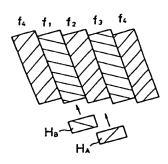
タイムチャート 図

第5図



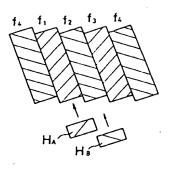
再生時における スクランアルモードのヘッド走査状態図 **第7 図**(c)



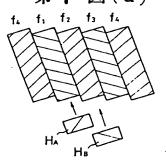


スクランブルモードの 記録フォーマット図 第6図(b)

1



再生時における ノーマルモードのヘッド走登状態図 第7図(a)



再生時における ノーマルモードのヘッド走査状態図 第7図(b)